

Jahresbericht 2017 der Gruppe „Betriebssysteme und Middleware“

<https://www.dcl.hpi.uni-potsdam.de/Jahresbericht2017.pdf>

1. Personelle Zusammensetzung

Leiter

Prof. Dr. rer. nat. habil. Andreas Polze
Tel.: (0331) 5509 231
email: andreas.polze@hpi.uni-potsdam.de

Sekretariat

Sabine Wagner
Tel: (0331) 5509 220
Fax: (0331) 5509 229
email: sabine.wagner@hpi.uni-potsdam.de

Wissenschaftliche Mitarbeiter

Dipl.-Inf. Bernhard Rabe
Tel.: (0331) 5509 236
E-Mail: bernhard.rabe@hpi.uni-potsdam.de

Frank Feinbube, M.Sc.
Tel.: (0331) 5509 235
E-Mail: frank.feinbube@hpi.uni-potsdam.de

Daniel Richter, M.Sc.
Tel.: (0331) 5509 215
E-Mail: daniel.richter@hpi.uni-potsdam.de

Felix Eberhardt, M.Sc.
Tel.: (0331) 5509 109
E-Mail: felix.eberhardt@hpi.uni-potsdam.de

Max Plauth, M.Sc.
Tel: (0331) 5509 233
E-Mail: max.plauth@hpi.uni-potsdam.de

Lena Feinbube, M.Sc.
Tel.: (0331) 5509 223
E-Mail: lena.feinbube@hpi.uni-potsdam.de

Andreas Grapentin, M.Sc.
Tel: (0331) 5509 238
E-Mail: andreas.grapentin@hpi.uni-potsdam.de

Jossekin Beilharz, M.Sc.
Tel: (0331) 5509 241
E-Mail: jossekin.beilharz@hpi.uni-potsdam.de

Lukas Pirl, M.Sc.
Tel: (0331) 5509 234
E-Mail: lukas.pirl@hpi.uni-potsdam.de

Sven Köhler, M.Sc.
Tel.: (0331) 5509 235
E-Mail: sven.koehler@hpi.uni-potsdam.de

16 Jahre Betriebssysteme und Middleware am HPI

Am 01. Oktober 2001 begann die Arbeit des Fachgebietes Middleware und Betriebssysteme, als Prof. Dr. Andreas Polze seinen Ruf an die Universität Potsdam erhielt und am Hasso-Plattner-Institut mit dem Aufbau der Arbeitsgruppe begann.

In diesen Jahren haben wir vielfältige Kooperationsprojekte mit Industriepartnern wie Microsoft (Curriculum Resource Kit, Windows Research Kernel), Hewlett-Packard (Server Computing Summit 2008, FutureSOC Lab), Beckhoff Automation GmbH (Hannover Messe 2008), IBM (Weimarer Kreis, Mainframe Computing Blockveranstaltung 2012), SAP (Projekt NINA, Numa4Hana#1, #2), mit der Deutschen Post IT-Solutions (Promotionsstipendium), mit der Getemed AG (Projekt Fontane), mit der IBM Deutschland Research & Development (Mainframe Summit 2012, Power Blockkurs 2016, Projekt HybridDB, Promotionsstipendium) sowie der Deutschen Bahn (DB Systel, Projekt Rail2X) durchgeführt. Wir waren und sind an den europäischen Forschungsprojekten „Adaptive Services Grid“ (ASG, 2004-2008), Leonardo Vet-Trend (2006-2009) und „Secure and Scalable Infrastructures for Cloud Operations“ (SSICLOPS, 2015-2018) beteiligt.

Dr. Peter Tröger, Dr. Andreas Rasche, Dr. Wolfgang Schult, Dr. Michael Schöbel, Dr. Alexander Schmidt, Dr. Uwe Hentschel, Dr. Alexander Schacht, Dr. Theodor Heinze und Dr. Christian Neuhaus haben in den vergangenen Jahren bei Prof. Polze promoviert. Die Arbeiten von Frank Feinbube und Lena Feinbube stehen kurz vor der Einreichung. Robert Wierschke, Dr. Alexander Schacht und Jan-Arne Sobania verstärken seit 2013 das Team unseres Industriepartners GETEMED Medizin- und Informationstechnik AG. Unser langjähriger Lecturer, Dr. Martin von Löwis, erhielt zum 01.10.2012 einen Ruf auf eine Professur an der Beuth-Hochschule in Berlin.

In den letzten 16 Jahren haben Mitglieder der Gruppe „Betriebssysteme und Middleware“ die Abschlussarbeiten von mehr als 100 Masterstudenten des Hasso-Plattner-Instituts betreut.

Unsere Mission

Moderne Betriebssysteme für Desktop und Server entwickeln sich in mehrere Richtungen. Einfache Benutzbarkeit, graphische Oberflächen, dynamische Erkennung von Geräten sowie die Unterstützung für paralleles und verteiltes Rechnen sind Charakteristika moderner Desktop-Betriebssysteme wie Windows 10 oder macOS. Im Server-Bereich finden Virtualisierung, die Nutzung von Cloud-Ressourcen, die Berücksichtigung von moderner NUMA-Hardware mit vielen Kernen, die effiziente Einbindung von Beschleunigerhardware wie Grafikkarten oder FPGAs sowie der Betrieb mit Hinblick auf Zuverlässigkeit und Verfügbarkeit immer weitere Verbreitung.

Noch rasanter entwickelt sich Middleware – eine Softwareschicht oberhalb der Betriebssystemebene. Häufig finden sich dort Dienste und Funktionen, die applikationsübergreifend benötigt werden und (noch) nicht Eingang in die Betriebssysteme gefunden haben. Im Laufe der Zeit werden Middleware-Dienste dann zu Bestandteilen der Betriebssysteme.

Handelsübliche Computer-Systeme (COTS - Commercial off-the-shelf) sind für hohe Leistung im lokalen Betrieb optimiert. Dies führt häufig zu unbefriedigendem Verhalten beim Einsatz in weit verteilten Infrastrukturen, bei kritischen Anforderungen an das Zeitverhalten oder im Fall von Hardware- und Software-Fehlern. Vorhersagbares und verlässliches Ende-zu-Ende Verhalten ist daher eine zentrale Forschungsaufgabe in vielen Themenbereichen.

Im Zeitalter von Industrie 4.0 spielt das Thema Nachvollziehbarkeit im Internet-der-Dinge (IoT) eine zentrale Rolle. Wir beschäftigen uns daher mit Einsatzmöglichkeiten von Blockchain-Technologie um Interaktionen zwischen Sensoren, Aktuatoren, Edge-Geräten, dem Backend und

der Cloud nachvollziehbar und beweisbar abzusichern. Die Arbeitsgruppe betreibt dazu das IoT-Lab des Hasso-Plattner-Instituts.

Die Forschungsaktivitäten der Gruppe „Betriebssysteme und Middleware“ konzentrieren sich auf Paradigmen, Entwurfsmuster und Implementierungsansätze für vorhersagbares Rechnen in Middleware-Umgebungen. Von zentralem Interesse ist dabei die Fragestellung, wie weit in der Domäne der eingebetteten und der verteilten Systeme die Vorhersagbarkeit verbessert werden kann.

2. Lehrveranstaltungen

2.1. Vorlesungen

- Betriebssysteme I (WiSe 16/17, WiSe 17/18)
- Betriebssysteme II (SoSe 17, SoSe 16)
- Einführung in die Programmier technik I (WiSe 17/18)
- Einführung in die Programmier technik II (SoSe 18)
- Eingebettete Betriebssysteme (WiSe 17/18)
- Fehlertolerante Systeme (WiSe 16/17)

2.2. Übungen

- Betriebssysteme I (WiSe 16/17, WiSe 17/18)
- Betriebssysteme II (SoSe 17, SoSe 16)
- Einführung in die Programmier technik I (WiSe 17/18)
- Einführung in die Programmier technik II (SoSe 18)

2.3. Seminare/Praktika

- Summer School on Efficient Architectures for Data Science (EADS) SoSe 2017
- IBM Power Systems Block Course (WiSe 2016/17)
- Resource Management on Power (WiSe 2016/17)
- Heterogeneous Computing on Power (SoSe 2017)
- Origins of Operating Systems (SoSe 2017)
- File System Project Seminar (WiSe 17/18)
- Trends in Betriebssystemen - Forschungsseminar der Fachtruppe „Betriebssysteme und Middleware“ (WiSe 17/18, SoSe 17)

2.4. Teleteaching

- Tele-Task: Aufzeichnung der Veranstaltungen „Betriebssysteme I“, „Betriebssysteme II“, „Eingebettete Betriebssysteme“, „Einführung in die Programmier technik I“, „Einführung in die Programmier technik II“, „Fehlertolerante Systeme“
- Open-HPI: „Mainframe Architecture“ Prof. Andreas Polze, Wolfram Greis, Prof. Bruno Brune

2.5. Unterricht

- Daniel Richter und Frank Feinbube. Programmieren 101. Kurs der Schülerakademie des Hasso-Plattner-Instituts (2016/17)
- Daniel Richter, Sven Köhler und Lukas Pirl. Programmieren 101. Kurs der Schülerakademie des Hasso-Plattner-Instituts (2017/18)

3. Betreuung von Studierenden und Dissertationen

3.1. Betreuung von Bachelorprojekten

- „Microservice-Architekturen für Frontends“ bei der Deutschen Bahn AG, DB Systel GmbH (WiSe 16/17 bis SoSe 17); Tim Basel, Leonard Marschke, Tim Neumann, Cornelius Pohl
- „Mobiles Gesundheitscoaching“ bei der GETEMED Medizin- und Informationstechnik AG (WiSe 16/17 bis SoSe 17); Lukas Behrendt, Oliver Clasen, Paul Geppert, Alexander Kromer, Lennart Lehmann
- „IoT & Blockchain – Rail2X Smart Services“ bei der Deutschen Bahn AG, DB Systel GmbH (WiSe 17/18 bis SoSe 18); Marcus Ding, Florian Henschel, Melvin Witte
- „Wolke sucht Herzschlag“ bei der GETEMED Medizin- und Informationstechnik AG (WiSe 17/18 bis SoSe 18); Tim Cech, Noel Danz, Nele Noack

3.2. Betreuung von Masterarbeiten

- Marius Knaust, „Data Partitioning Schemes in Heterogeneous Systems“
- Patrick Schmidt, „Optimization Guidelines for NUMA-Architectures“
- Wieland Hagen, “A programming model for C++ application development on Non-Uniform Memory Access architectures”
- Vincent Schwarzer, “Evaluierung von Unikernel-Betriebssystemen für Cloud Computing”
- Christoph Sterz, „Analyzing NUMA Performance Based on Hardware Event Counters“
- Jossekin Beilharz, “Koordinierungssprachen – von NUMA-Knoten bis zu Cloud-Verbänden”
- Lukas Pirl, “Identification and Exercise of Fault Injection Campaigns for Experimental Dependability Assessment of Distributed Systems Exemplified by a Case Study on OpenStack”
- Daniel Roeder, “Recording and profiling workload characteristics”
- Matthias Bastian, “Entwurf und Integration eines Frameworks zur Einhaltung nutzerdefinierter Policies in OpenStack”
- Florian Rösler, “Dynamic OpenCL – Distributed Computing on Cloud Scale”
- Sven Köhler, “On-Chip Accelerators on POWER8”
- Kai Fabian, “Messung und Bewertung von NUMA-Hauptspeicherlatenzen“
- Fredrik Techke, „Hardening Applications with Intel SGX”
- Karsten Tausche, “Memory Management on IBM Power Systems with NUMA Characteristics based on the PGASUS Programming Framework”

3.3. Betreuung von Masterprojekten

- „Secure and Scalable Infrastructures for Cloud Operations“, Deployment der verteilten In-Memory Forschungsdatenbank Hyrise-R im verteilten OpenStack Testbett, Fabian Maschler, Jan-Henrich Mattfeld, Norman Rzepka, SoSe 2016
- „Heterogeneous Computing: Beschleuniger und FPGAs im Umfeld von POWER und CAPI“, Evaluierung des neu erschienenen CAPI SNAP Frameworks zur vereinfachten FPGA-Entwicklung, Lukas Wenzel, Robert Schmid, Balthasar Martin, SoSe 2017

3.4. Betreuung von Dissertationen (intern, extern)

- Frank Feinbube – „Die Integration von Beschleunigern ins Betriebssystem“
- Christian Neuhaus – „Secure Cloud-based Data-Store“, im DFG-Graduiertenkolleg SOAMED
- Lena Feinbube – „Fault-Injection-Driven Development“
- Daniel Richter – „Hochverfügbare Anwendungen auf nicht hochverfügbarer Infrastruktur“
- Max Plauth – „Integration of Accelerators in virtualized Computing Environments“
- Felix Eberhardt – „Monitoring & Control: Resource Management from Core2Cloud“
- Andreas Grapentin – „Programming Models for the Shared Something Architectures“ im Forschungskolleg „Service-Oriented Systems Engineering“
- Jossekin Beilharz – „Trustworthy Middleware for the Internet-of-Things“
- Lukas Pirl – „Dependability Assessments of Distributed Systems through Software Fault Injection“ im Forschungskolleg „Service-Oriented Systems Engineering“
- Sven Köhler – „Operating Systems for Accelerators“, im Forschungskolleg „Service-Oriented Systems Engineering“

4. Bearbeitete Forschungsthemen

4.1. HPI Future SOC Lab

Ansprechpartner: Andreas Polze, Bernhard Rabe, Tobias Pape

Prof. Dr. Andreas Polze verantwortet das Future SOC Lab am HPI und steht dem Steering Committee mit Partnern aus der Industrie vor. Dipl.-Inf. Bernhard Rabe ist der technische Leiter des Future SOC Labs. Tobias Pape ist als DevOp tätig.

In Kooperation mit Partnern aus der Industrie etabliert das Hasso-Plattner-Institut (HPI) das „HPI Future SOC Lab“, das eine komplette Infrastruktur von hochkomplexen on-demand Systemen auf neuester, am Markt noch nicht verfügbarer, massiv paralleler (multi-/many-core) Hardware mit enormen Hauptspeicherkapazitäten und dafür konzipierte Software bereitstellt.

Das HPI Future SOC Lab stellt somit eine sonst im Hochschulbereich kaum finanzierbare experimentelle Basis zur Verfügung, um Forschungsaktivitäten rund um innovative Konzepte für zukünftige IT-Systeme auch außerhalb geschlossener Industrielabs zu ermöglichen. Dabei orientiert sich das Future SOC Lab an aktuellen wissenschaftlichen Fragestellungen und stellt Forschern diese als Plattform bereit (z.B. GPU Computing, Container...). Interessierte Wissenschaftler aus universitären und außeruniversitären Forschungsinstitutionen können im HPI Future SOC Lab zukünftige hoch-komplexe IT-Systeme untersuchen, neue Ideen / Datenstrukturen / Algorithmen entwickeln und bis hin zur praktischen Erprobung verfolgen. Sie sind eingeladen (Call for Projects), sich um die Nutzung des Labs und seiner Hochleistungsrechner für ihre eigene Forschung zu bewerben. Die ausgewählten Forscher können die Ihnen zugewiesenen Lab-Ressourcen für eine bestimmte Zeit kostenlos nutzen.

4.2. Projekt “Scalable and Secure Infrastructures for Cloud Operations” (SSICLOPS, EU, Horizon 2020)

Ansprechpartner: Andreas Polze, Felix Eberhardt, Max Plauth

Gemeinsam mit den Partnern Aalto University, TU München, University of Cambridge, NetApp, Martel, NEC Europe, RWTH Aachen, Helsinki Institute of Physics, Politechnica University of Bucharest, F-Secure, Deutsche Telekom und Orange Polska untersuchen wir Verfahren zum Aufbau von föderierten, privaten Cloud-Infrastrukturen auf Basis von OpenStack. Das Projekt erforscht dabei sämtliche Schichten, von effizienteren Netzwerkprotokollen innerhalb von Rechenzentren sowie über deren Grenzen hinweg, über Arbeitslastverteilungsstrategien und Sicherheitskonzepte zur effizienten wie auch sicheren Nutzung der vorhandenen Ressourcen bis hin und zur Nutzung der föderierten Ressourcen aus Anwendungssicht. Der Beitrag der Betriebssysteme- und Middleware Arbeitsgruppe konzentriert sich dabei auf die Erforschung von Stabilität und Systemverhalten der OpenStack Cloud-Middleware, sowie der Evaluierung von Arbeitslastverteilungsstrategien.

Aus dem Projekt sind Masterarbeiten, Masterprojekte hervorgegangen. Es gibt Bezug zu einer Reihe von Lehrveranstaltungen.

4.3. Projekt “Hybrid DB”

Ansprechpartner: Andreas Polze, Felix Eberhardt, Max Plauth, Sven Köhler

Nach dem Projekt NINA – der prototypischen Portierung von SAP HANA auf die IBM Power-Architektur – beschäftigen wir uns im Nachfolgeprojekt „Hybrid DB“ mit Fragen der Ressourc-

Verwaltung und der Integration von Beschleunigern (GPU, FPGA) in zukünftige In-Memory-Datenbanksysteme.

Zukünftige Server-Systeme werden aus heterogenen Verarbeitungseinheiten und Speichern bestehen. Speicher-Hierarchien werden weitere Schichten aufweisen: Neben flüchtigen DRAM wird es nichtflüchtigen Speicher (Non Volatile Memory) geben. Zusätzlich zu den klassischen Prozessoren verfügen solche Systeme ebenfalls über spezialisierte Verarbeitungseinheiten wie Kompressions-Einheiten, Field Programmable Gate Arrays (FPGAs) sowie General Purpose Graphical Processing Units (GPGPUs). Um die vorhandenen Ressourcen effizient zu nutzen werden Systeme virtualisiert betrieben. In dem Projekt sollen unter anderem In-Memory-Datenbanksysteme als Arbeitslast untersucht werden, sie stellen wegen ihrem hohen Ressourcen Verbrauch besondere Herausforderungen an Server-Systeme.

IBM Server-Systeme verfügen über Schnittstellen wie das Coherent Accelerator Processor Interface (CAPI), das eine enge Kopplung von Beschleunigern (FPGAs) mit dem Gesamt-System ermöglicht. Um solche eng integrierten Beschleuniger einfach in bereits bestehende Applikationen integrieren zu können, hat IBM das Storage, Network and Analytics Programming Framework (SNAP) entwickelt. Mit dieser Technologie möchten wir untersuchen, wie In-Memory-Datenbanksysteme anhand von Szenarien wie Data Tiering oder Operator Offloading, Beschleuniger effizient nutzen können.

Die Topologie von diesen Server-Systemen wird immer komplexer werden. Schon heute hängt die Zugriffs-Latenz und Bandbreite von dem Speicherort der Daten ab. Lokale Speicherzugriffe sind um ein Vielfaches schneller als entfernte. Diese Art der Speicheranbindung ist notwendig, um die Skalierbarkeit in Systemen mit einer steigenden Anzahl an Prozessoren sicherzustellen und wird „non-uniform memory access“ (NUMA) genannt. Die Platzierung von Threads und Daten ist eine der wichtigsten Geschwindigkeits-Faktoren, um Anwendungen auf NUMA-System effizient zu betreiben. Dies wird umso schwieriger je mehr heterogene Verarbeitungseinheiten verwaltet werden müssen. Aktuelle Werkzeuge zur Ressourcen-Identifikation und Analyse-Werkzeuge sollen untersucht erweitert oder neu entwickelt werden, die helfen sollen die Ressourcen-Verwaltung für Anwendungen zu vereinfachen.

4.4. Rail2X – Smart Service

Ansprechpartner: Andreas Polze, Jossekin Beilharz, Lukas Pirl

„Rail2X - Smart Services“ ist ein Projekt im Rahmen des mFund des Bundesministeriums für Verkehr und digitale Infrastruktur, in dem die Nutzung von Car2X-Technologie im Umfeld der Eisenbahn untersucht wird. Kooperationspartner sind die Deutsche Bahn (DB System, DB Erzgebirgsbahn, DB Systemtechnik), DLR, Siemens und Dralle (KMU, Marktführer).

Die Verfügbarkeit von Daten ist von zentraler Bedeutung für eine sichere, effiziente und bedarfsgerechte Mobilität. In der Automobiltechnik werden daher derzeit Standards für die Car2Car- sowie Car2X-Kommunikation definiert. Car2X ermöglicht eine verbesserte Kommunikation der Fahrzeuge untereinander oder zwischen Fahrzeug und Infrastruktur. Durch den Einsatz im Automobilbereich ist zu erwarten, dass standardisierte Kommunikationskomponenten in Kürze in großer Stückzahl zu niedrigen Kosten produziert werden. Auf dieser Basis werden im Projekt Rail2X Anwendungen im Bereich des öffentlichen Verkehrs beispielhaft für drei Use Cases realisiert und demonstriert. Im Use Case 1 „Service und Diagnose“ wird gezeigt, wie die Instandhaltung mittels aktueller Daten verbessert werden kann. Die Steigerung von Verkehrssicherheit und -effizienz steht im Use Case 2 „Anrufschränke“ im Fokus. Die Steigerung der Attraktivität des Bahnfahrens wird im Use Case 3 „Bedarfshalt“ adressiert.

Im Rahmen des Rail2X Projektes werden Betrachtungen zur Nachvollziehbarkeit der Kommunikation im Internet der Dinge angestellt. Diese gehen in die Architektur einer nachvollziehbaren Middleware zum Datenaustausch ein. Weiterhin wurde ein IoT-Lab auf Basis von HP Edgeline Geräten aufgebaut, in welchem Sicherheits- und Fehlertoleranzeigenschaften experimentell evaluiert werden können.

4.5. Windows Research Kernel / Curriculum Resource Kit InstantLab – Betriebssystemexperimente in der Cloud

Ansprechpartner: Andreas Polze, Andreas Grapentin

Unter dem Namen „Windows Operating System Internals Curriculum Resource Kit“ (CRK) entstand seit 2005 ebenfalls eine Lehrmaterialsammlung zum Thema Betriebssystemarchitektur, welche auch Details aus dem WRK berücksichtigt. Das CRK ist eng mit konkreten Forschungsfragen wie z.B. neuen Scheduling-Algorithmen oder Verfahren zur Bandbreiten-Reservierung verknüpft.

Experimente sind ein wesentlicher Bestandteil der Lehre um Prinzipien besser zu verstehen und zu analysieren. Gerade im Kontext der Betriebssystemlehre ist der Versuchsaufbau für ein Experiment mitunter sehr zeitintensiv: Soll ein bestimmtes Phänomen aus dem Betriebssystemkern näher untersucht werden, muss u.U. eine spezielle Betriebssystemversion zusammen mit Lastgeneratoren und Messwerkzeugen installiert und entsprechend konfiguriert werden. Dieser Zusatzaufwand überlagert dann nicht selten den Fokus auf das eigentliche Problem, das untersucht werden soll. Zudem stellt ein Betriebssystemexperiment stark einschränkende Anforderungen an die Ausführungsumgebung.

Im Rahmen des InstantLab-Projektes wird untersucht, inwieweit sich Cloud-Computing-Umgebungen, z.Bsp. Windows Azure oder Amazon EC2, für die Ausführung solcher Experimente eignen. Dabei werden vorkonfigurierte Labore, d.h. virtuelle Maschinen, die einen kompletten Versuchsaufbau enthalten, mit Hilfe der Cloud-Infrastruktur zur Ausführung gebracht, die sich dann vom Nutzer grafisch fernsteuern lassen. Dazu wird eine prototypische Implementierung entwickelt, mit deren Hilfe sich weitere Fragestellungen, z.B. Performanzeigenschaften unterschiedlicher Cloud-Anbieter, effektive Kostenverwaltung und -überwachung für die Ausführung eines Labors, etc. untersuchen lassen.

4.6. Fontane – Gesundheitsregionen der Zukunft / Nordbrandenburg

Ansprechpartner: Andreas Polze, Daniel Richter

Das Fontane-Projekt konzentriert sich auf die Fernüberwachung und die Nachsorge für Schlaganfall-Patienten und Patienten mit Herzkrankheiten im ländlichen Raum von Nordbrandenburg. Nach einer technischen Vorbereitungsphase läuft noch bis Mai 2018 die Studie mit mehr als 1500 Studienteilnehmern. Die Infrastrukturarbeiten der Projektpartner GETEMED, Telekom und HPI beweisen sich im täglichen Einsatz.

Das Projekt wird von einem Konsortium von 20 Partnern durchgeführt, darunter die Charité, die größte Universitätsklinik in Deutschland, Hersteller von medizinischen Geräten, Ärzte und Herzspezialisten. Für Fontane hat die Fachgruppe „Betriebssysteme und Middleware“ des HPI eine selbstadaptive, priorisierende Middleware (SaPiMa) implementiert, die auf zuvor entwickelten Konzepten von objektbasierten Echtzeit-Systemen aufbaut.

Zur Evaluierung der entwickelten Konzepte wurde eine Testumgebung für das „Fontane-System“ eingerichtet. Das Testbed umfasst ein prototypisches Telemedizinzentrum, PhysioGate-Ersatz und PhysioGate-Light sowie verschiedene medizinische Messgeräte (Elektrokardiogramm, Blutdruckmessgerät, Waage). Das Testbed ermöglicht die vollständige Simulation der Fontane-Szenarien: Übermittlung der Vitalparameter von den Messgeräten,

Verwaltung der patientenseitigen Kommunikation über das PhysioGate, Analyse und Verwaltung der Patienten- sowie Messdaten in einer elektronischen Patientenakte.

Methoden der Patientendatenanalyse wurden in Kooperation mit dem Städtischen Klinikum Brandenburg erarbeitet und publiziert. Mit dem Kooperationspartner Getemed AG werden regelmäßig Bachelor-Projekte durchgeführt.

4.7. Verlässlichkeitsuntersuchungen mit Fehlerinjektion

Ansprechpartner: Lena Feinbube, Lukas Pirl

Heutige Software-Systeme zeichnen sich durch eine wachsende Vielschichtigkeit und Komplexität aus, was herkömmliche statische Methoden zur Verlässlichkeitsanalyse erschwert. Deshalb sind Ansätze zur experimentellen Verlässlichkeitsuntersuchung mit Fehlerinjektionswerkzeugen vonnöten.

In Zusammenarbeit mit Industriepartnern, u.a. der IBM und der DB System, untersuchen wir neuartige Ansätze zur Fehlerinjektion auf der Basis von Verlässlichkeits- und Fehlerursachenmodellen. Da Fehlertoleranz eine systemische Eigenschaft ist, die auf allen Abstraktionsschichten des Softwarestapels eine Rolle spielt, haben wir verschiedene Werkzeuge entwickelt.

Die integrierte, voll automatisierbare Fehlerinjektionsumgebung „Faultmill“ dient zur Ausführung maximaler Fehlerinjektionskampagnen in verteilten Systemen. Sie wurde verwendet, um das Ausfallverhalten einer OpenStack-Installation zu analysieren und soll in Zukunft auch für andere verteilte Systeme zum Einsatz kommen. Der Fehlerinjektor „Hovac“ wurde entwickelt, um die Robustheit von Anwendungen innerhalb eines Knotens gegenüber Ausfällen externer Bibliotheken zu überprüfen. Hovac ist für diverse, in unserer Forschung ermittelte Software-Ausfallursachenmodelle konfigurierbar und wird auch auf IBM-Power-Systemen zur Verlässlichkeitsanalyse verwendet.

Es gibt hier Schnittstellen zu den Forschungsthemen „IoT“ und „Rail2X“, wo die Verlässlichkeit ebenfalls eine essentielle nichtfunktionale Systemeigenschaft darstellt. Unsere Forschung beschäftigt sich auch damit, Verlässlichkeitsmodelle herzuleiten, um diese Systemeigenschaft praktisch mit experimentellen Ansätzen zu überprüfen und inkrementell zu verbessern. Das Werkzeug „FuzzEd“ von Dr. Peter Tröger, das am Fachgebiet entstanden ist, wird dabei verwendet, um aus konfigurierbaren Fehlerbaum-Modellen automatisch ausführbare Fehlerinjektionskampagnen herzuleiten.

4.8. Hybrid Computing

Ansprechpartner: Max Plauth, Felix Eberhardt, Sven Köhler

Um die vielen rechenintensiven Probleme zu lösen, mit denen wir heutzutage konfrontiert sind, wird enorme Rechenleistung benötigt. Prozessoren werden jedoch nicht mehr – wie bisher – von allein schneller, sondern bekommen stattdessen immer mehr Kerne. Darüber hinaus hat sich der Ansatz etablierte, gewöhnlichen Allzweck-CPU's, ausgefeilte Spezialprozessoren wie GPUs, FPGAs oder anwendungsspezifische Einheiten zur Seite zu stellen. Diese sogenannten Beschleuniger (Accelerators) sind einfacher herzustellen und liefern eine hohe Performanz für spezifische Anwendungszwecke. Sie sind die Grundlage für den neuen Trend der Hybrid-Computersysteme.

Programmiermodelle und -Werkzeuge für den Bereich der Hybrid-Systeme haben nicht nur die Probleme der Entwicklung für parallele Systeme zu bewältigen, sondern auch die der

unterschiedlichen Ausführungsmerkmale von Prozessoren und Beschleunigern in einer gegebenen Systemkonfiguration.

Unsere Forschung untersucht, wie Anwender und Entwickler von diesen neuartigen Systemen profitieren können. Neben der Integration von Beschleunigern ins Betriebssystem (z.B. im Zuge unseres Hybrid-Parallel-Library-Projekts) untersuchen wir die Einbindung von Beschleunigern im Kontext von Cloud-Computing und virtualisierten Umgebungen. Im Zuge dieser Arbeiten ist zuletzt die CloudCL Bibliothek entstanden, welche es Entwicklern ermöglicht, entfernte Beschleuniger bei Bedarf einzubinden. Die Programmierung erfolgt dabei in der Hochsprache Java, und die meisten Aspekte der verteilten Programmierung werden dem Softwareentwickler abgenommen. CloudCL ermöglicht Domänenexperten, auf vereinfachte Weise Anwendungen zu erstellen, welche das große Leistungspotential moderner Beschleunigertechnologien sowie die dynamische Infrastruktur der Cloud ausschöpfen.

4.9. Eingebettete Systeme im IoT-Lab am HPI

Ansprechpartner: Bernhard Rabe, Daniel Richter, Jossekin Beilharz

Das im Jahr 2002 gestartete Projekt „Distributed Control Lab“ hat sich über die Zeit immer an den aktuellen wissenschaftlichen Fragestellungen orientiert. Der aktuelle Fokus liegt bei eingebetteten Systemen auf dem Internet der Dinge (IoT). Im IoT-Lab wird die Verbindung von Middleware-basierten Komponenten und eingebetteten Systemen untersucht. Ziel ist es vorhersagbares Systemverhalten in instabilen Umgebungen zu erreichen. Zur Untersuchung von verschiedenen Ansätzen werden Fallstudien in Form von Experimenten mit Prototypen, Modellen und – wo möglich – den tatsächlichen Systemen umgesetzt. Im Vordergrund stehen dabei die nichtfunktionalen Eigenschaften, wie z.B.: Echtzeitverhalten, Fehlertoleranz und Sicherheit.

Als wichtiger Pfeiler für praktische Erfahrungen floss die verteilte Laborinfrastruktur in die Lehrveranstaltung „Betriebssysteme für Embedded Computing“ sowie „Eingebettete Betriebssysteme“ ein. Dabei wurden in verschiedenen Praktikumsveranstaltungen die Steuerung von Echtzeitsystemen (Märklin Digitalbahn, Lego EV3, Carrera Autorennbahn, Beckhoff Industrieautomatisierung, Arduinos ESP32, ODROID, Parallella, Raspberry Pi, etc.) evaluiert.

5. Drittmittelprojekte

5.1. Zuwendungen durch Fördergeber

- Förderung für Teilprojekt SaPiMa / PhysioGate im Rahmen des Fontane-Projektes durch die Zukunftsagentur Brandenburg, Fördersumme: 1.200.000 EUR, 5 Doktoranden-/Mitarbeiterstellen
- Förderung für das Projekt SSICLOPS durch die Europäische Union, Fördersumme 7.000.000 EUR (HPI: 856.000 EUR), 2015-18, 3 Doktorandenstellen
- Förderung für das Projekt HybridDB durch IBM Deutschland, Fördersumme 100.000 EUR jährlich (1 Doktorandenstelle)
- Förderung für das Projekt Rail2X durch das BMVI, Fördersumme 2.925.000 EUR (HPI: 300.000 EUR) für den Zeitraum 2017-2020
- Förderung für das InstantLab-Projekt durch Microsoft Corp., Fördersumme USD 18.000

5.2. Auszeichnungen, Preise

- IBM PhD-Fellowship Award 2017: Max Plauth
- Beste Abschlussarbeit der Fachgruppe Betriebssysteme 2017: Lukas Pirl
- HPI-Olympiade, Bester Master-Abschluss: Jossekin Beilharz
- HPI-Olympiade, Bester Master-Abschluss: Sven Köhler
- HPI-Olympiade, Bester Master-Abschluss: Lukas Pirl
- IEEE Reliability Society Intl. Software Testing Contest at QRS 2017: Daniel Richter
- IEEE Reliability Society Intl. Software Testing Contest at QRS 2017: Lena Feinbube
- Preis der Fachschaft SPITSE 2017: Sven Köhler
- Bestes Paper, 9th Intl. Conference on Advanced Service Computing: Lukas Pirl, Lena Feinbube
- Bestes Paper, 8th Intl. Conference on Cloud Computing: Max Plauth, Lena Feinbube

6. Forschungsk Kooperation (außerhalb des HPI)

- IBM Deutschland GmbH, R&D Labs, Böblingen
- Microsoft Corp., Redmond, Windows Academic Team
- Deutschen Bahn AG, DB Systel GmbH, Berlin
- GETEMED Medizintechnik AG, Teltow
- DFG-Graduiertenkolleg SOAMED, gemeinsam mit Charité Berlin, Humboldt-Universität zu Berlin, Technischer Universität Berlin
- Blekinge Techniska Högskolan (BTH), Karlskrona
- SAP Innovation Center Potsdam

- Charité – Universitätsmedizin Berlin
- FSD: Fachgebiet Fluidsystemdynamik, Technische Universität Berlin
- Aalto University Helsinki

7. Publikationen

7.1. Begutachtete Konferenzartikel

- Andreas Grapentin, Max Plauth, and Andreas Polze, “MemSpaces: Evaluating the Tuple Space Paradigm in the Context of Memory-Centric,” Fifth International Symposium on Computing and Networking (CANDAR), Aomori, Japan, 2017.
- Max Plauth, Florian Rösler, and Andreas Polze, “CloudCL: Distributed Heterogeneous Computing on Cloud Scale,” Fifth International Symposium on Computing and Networking (CANDAR), Aomori, Japan, 2017.
- Matthias Bastian, Max Plauth and Andreas Polze, “Facilitating Policy Adherence in Federated OpenStack Clouds with Minimally Invasive Changes”, to appear in Proceedings of the Fifth HPI Cloud Symposium "Operating the Cloud" 2017.
- Lauritz Thamsen, Ilya Verbitskiy, Jossekin Beilharz, Thomas Renner, Andreas Polze, and Odej Kao, “Ellis: Dynamically Scaling Distributed Dataflows to Meet Runtime Targets,” IEEE International Conference on Cloud Computing Technology and Science (CloudCom), Hong Kong, 2017.
- Max Plauth, Lena Feinbube, and Andreas Polze, “A Performance Survey of Lightweight Virtualization Techniques,” 6th IFIP WG 2.14 European Conference, ESOC 2017, Oslo, Norway, September 27-29, 2017.
- Frank Feinbube, Max Plauth, Marius Knaust, and Andreas Polze, “Data Partitioning Strategies for Stencil Computations on NUMA Systems,” Euro-Par 2017: Parallel Processing Workshops, August 28 - September 1, Santiago de Compostela, Spain.
- Max Plauth, Christoph Sterz, Felix Eberhardt, Frank Feinbube, and Andreas Polze, “Assessing NUMA Performance Based on Hardware Event Counters,” 2017 IEEE International Parallel and Distributed Processing Symposium Workshops (IPDPSW), 29 May - 2 June, 2017, Orlando, FL, USA.
- Lukas Pirl, Lena Feinbube, and Andreas Polze, “Structuring Software Fault Injection Tools for Programmatic Evaluation,” Ninth International Conferences on Advanced Service Computing, Athens, Greece, 2017.
- Max Plauth, Lena Feinbube, and Andreas Polze, “A Performance Evaluation of Lightweight Approaches to Virtualization,” Eighth International Conference on Cloud Computing, GRIDs, and Virtualization, Athens, Greece, 2017.
- Wieland Hagen, Max Plauth, Felix Eberhardt, Frank Feinbube, and Andreas Polze, „PGASUS: A Framework for C++ Application Development on NUMA Architectures,” Fourth International Symposium on Computing and Networking (CANDAR), Hiroshima, Japan, 2016.
- Karsten Tausche, Max Plauth, and Andreas Polze, “dOpenCL - Evaluation of an API-Forwarding Implementation,” Proceedings of the Fourth HPI Cloud Symposium "Operating the Cloud" 2016.

- Lena Feinbube, Daniel Richter, and Andreas Polze, “An error model for multi-threaded single-node applications, and its implementation,” 2016 IEEE International Conference on Software Quality, Reliability and Security (QRS): Workshop on Trustworthy Computing.
- Max Plauth and Andreas Polze, “Are Low-Power SoCs Feasible for Heterogenous HPC Workloads?” Euro-Par 2016: Parallel Processing Workshops: Euro-Par 2016 International Workshops, Grenoble, France, August 24-26, 2016, Revised Selected Papers.
- Max Plauth, Wieland Hagen, Frank Feinbube, Felix Eberhardt, Lena Feinbube, and Andreas Polze, “Parallel Implementation Strategies for Hierarchical Non-Uniform Memory Access Systems by Example of the Scale-Invariant Feature Transform Algorithm,” 2016 IEEE International Parallel and Distributed Processing Symposium Workshops (IPDPSW), 23-27 May, 2016, Chicago, IL, USA.
- Lena Feinbube, Lukas Pirl, Peter Tröger, Andreas Polze, “Software Fault Injection Campaign Generation for Cloud Infrastructures”, 2017 IEEE International Conference on Software Quality, Reliability and Security (QRS)
- Daniel Richter, Marcus Konrad, Katharina Utecht, and Andreas Polze. “Highly-Available Applications on Unreliable Infrastructure: Microservice Architectures in Practice,” 2017 IEEE International Conference on Software Quality, Reliability and Security (QRS): Workshop on Trustworthy Computing
- Lukas Pirl, Lena Feinbube, and Andreas Polze, “Structuring Software Fault Injection Tools for Programmatic Evaluation”, 9th International Conferences on Advanced Service Computing (SERVICE COMPUTATION 2017)

7.2. Journal-Beiträge

- Max Plauth, Frank Feinbube, Frank Schlegel, and Andreas Polze, “A Performance Evaluation of Dynamic Parallelism for Fine-Grained, Irregular Workloads,” International Journal of Networking and Computing, Vol 6, No 2 (2016), ISSN 2185-2847

7.3. Technische Berichte / Standardisierungsdokumente

- Felix Eberhardt and Andreas Polze, “Rack-scale Computing (Dagstuhl Seminar 15421),” Dagstuhl Reports, Schloss Dagstuhl--Leibniz-Zentrum für Informatik, Dagstuhl, Germany, ISSN 2192-5283, 2016
- Lena Feinbube, Daniel Richter, Sebastian Gerstenberg, Patrick Siegler, Angelo Haller, and Andreas Polze. „Software-Fehlerinjektion“, Universitätsverlag Potsdam, 2017. ISBN 978-3-86956-386-2

7.4. Vorträge auf Tagungen

- Andreas Polze, “Research in IoT”, HPI UCT Workshop, Juni 2017.
- Lukas Pirl, “Dependability Stress Testing Through Model-based Fault Injection,” Keynote at the Fifth HPI Cloud Symposium “Operating the Cloud” 2017.

7.5. Vortragseinladungen außerhalb des HPI

- Lukas Pirl, Preisverleihung: Beste Abschlussarbeit, Preis der Fachgruppe Betriebssysteme der Gesellschaft für Informatik, Böblingen, 28.09.2017

- Max Plauth, IBM PhD Fellowship Award 2017
- Sven Köhler, SAP Labs Hudson Yards, New York City, 09.10.2017
- Max Plauth, Felix Eberhardt, Keynote zum OpenStack DACH Tag, Berlin, 05.11.2016
- Jossekin Beilharz, Pumpensysteme 4.0, VDI-Fachkonferenz, Dez. 2017
- Max Plauth, Felix Eberhardt, IBM Student @CeBIT Day, Hannover, 24.03.2017
- Felix Eberhardt, Max Plauth, IBM Technical University, Prague, 6. – 10.11.2017
- Jossekin Beilharz, “Blockchain in der Industrie”, UCT, Mai 2017

8. Herausgeberschaft

8.1. Websites

- Operating Systems and Middleware Homepage (www.dcl.hpi.uni-potsdam.de)
- The LOOM.NET Project Page (<http://www.rapier-loom.net>)
(Herausgeber Wolfgang Schult)
- Instantlab(<http://www.instantlab.org>)
Andreas Grapentin
- Future SOC Lab
(<https://hpi.de/forschung/future-soc-lab.html>)
Bernhard Rabe
- OGF DRMAA Arbeitsgruppe
(www.drmaa.org)

9. Mitgliedschaften, Programmkomitees, Gutachtertätigkeiten

9.1. Mitgliedschaften

- Prof. Dr. Andreas Polze
 - Pro-Dekan der Digital Engineering Fakultät der Universität Potsdam
 - Sprecher des HPI-Forschungskollegs “Service-Oriented Systems Engineering”
 - Vorsitzender des Steering Committees des HPI FutureSOC Lab
 - Vorsitzender des Promotionsausschusses der Digital Engineering Fakultät der Universität Potsdam
 - Promotionsbeauftragter des Hasso-Plattner-Instituts
 - Mitglied des Vorstands "Weimarer Kreis“ IBM Deutschland.
 - Mitglied der Fachgruppenleitung „Betriebssysteme“ der Gesellschaft für Informatik
 - Mitglied IEEE, GI, HP User Society
- Sven Köhler
 - Allgemeiner Wahlausschuss der Universität Potsdam

- Kommission für Forschung und wissenschaftlichen Nachwuchs, Universität Potsdam (Mitgliedschaft ruht)
- Präsidium Studierendenparlament der Universität Potsdam
- ACM Student Member
- Andreas Grapentin
 - Mitglied der Austin POSIX group
 - Kernel-Maintainer Parabola-Distribution
 - Mitglied GI, Fachgruppe Betriebssysteme
- Max Plauth
 - GI, Fachgruppe Betriebssysteme
 - IEEE Student Member

9.2. Mitarbeit in Programmkomitees

- Prof. Dr. Andreas Polze
 - ISORC 2016/17/18 – Intl. Symposium on Object-Oriented Realtime Systems
 - Co-Chair of Track 8 / Distributed and Parallel Computing - EuroPar 2017
 - SAKS – Selbstorganisierende, Adaptive, Kontextsensitive verteilte Systeme
 - ICSOFT – Intl. Conference on Software and Data Technologies
 - ITSIM – International Symposium on Information Technology
 - ROME – Workshop on Runtime and Operating Systems for the Many-core Era, held in conjunction with EuroPar 2017
- Max Plauth
 - CANDAR – International Symposium on Computing and Networking
 - APDCM – Workshop on Advances in Parallel and Distributed Computational Models, held in conjunction with IPDPS

9.3. Gutachtertätigkeiten

- Prof. Dr. Andreas Polze:
 - The Computer Journal, Oxford University Press
 - Journal on Systems and Software, Elsevier
 - Journal on Systems Architecture, Elsevier
 - Real-Time Systems Journal, Springer
 - South African Computer Journal (SACJ)
 - Concurrency and Computation: Practice and Experience (CCPE)
 - Gutachter Microsoft Research Ph.D. programme
 - Sprecher HPI Forschungskolleg „Service-Oriented Systems Engineering“
- Max Plauth
 - International Journal of Networking and Computing

10. Workshops / Veranstaltungen am HPI

IBM Power Systems Block Course (Fall 2016)

Nach dem „Server Computing Summit 2008“, der in Kooperation mit den Firmen Microsoft und Hewlett-Packard durchgeführt wurde und dem „Mainframe Computing Summit 2012“ mit wesentlicher Unterstützung durch die Firma IBM Deutschland, haben wir im Herbst 2016 zum dritten Mal einen einwöchigen Blockkurs als Spezialveranstaltung im Betriebssysteme-Umfeld auf die Beine gestellt.

Der „IBM Power Systems Block Course 2016“ richtete sich an Studierende des HPI, der Universität Potsdam sowie der Berliner Universitäten und fand – trotz des Termins in den Semesterferien – großen Zuspruch. Vortragende aus dem IBM Labor Böblingen sowie dem TechPreSales der IBM Deutschland adressierten die Themen Rechnerarchitektur, Betriebssysteme, Middleware/Datenbank-Lösungen und Anwendungen (etwa SAP HANA on Power) am Beispiel der IBM Power Systems.

Die Veranstaltung hat erhebliche Nachwirkungen, sowohl in Bezug auf Masterarbeitsthemen als auch Themen weitere Forschungsk Kooperationen, Workshops und Forschungsprojekte. Obwohl schon 2016 durchgeführt, soll der Blockkurs als weiteres Beispiel für erfolgreiche, in enger Kooperation mit der Industrie durchgeführter Lehrveranstaltungen am HPI hier genannt sein.

HPI Future SOC Lab-Day

25. April, 15. November 2017 In Kooperation mit Partnern aus der Industrie hat das Hasso-Plattner-Institut (HPI) das „HPI Future SOC Lab“ etabliert, das eine komplette Infrastruktur von hochkomplexen on-demand Systemen auf neuester, am Markt noch nicht verfügbarer, massiv paralleler (multi-/many-core) Hardware mit enormen Hauptspeicherkapazitäten und dafür konzipierte Software bereitstellt.

Zu jedem Zeitpunkt sind etwa 30 Projekte (extern und HPI-intern) im „Future SOC Lab“ aktiv. Als Berichtsworkshop und zur Diskussion neuer Projektvorschläge organisiert unsere Gruppe zweimal im Jahr den „HPI Future SOC Lab-Day“. Die Veranstaltung findet halbjährlich statt und gibt Projekten die Möglichkeit ihre im Future SOC Lab erzielten Ergebnisse zu präsentieren.

12th Symposium on Future Trends in Service-Oriented Computing

April 2017

Zum zwölften Mal fand das Symposium on „Future Trends in Service-Oriented Computing“ (FutureSOC) am Hasso-Plattner-Institut statt. Das Symposium stellte Arbeiten des HPI-Forschungskollegs vor und diskutierte Trends im Bereich der dienstbasierenden Systeme.

Das HPI-Forschungskolleg ist eine interdisziplinäre Graduiertenschule die von den HPI-Fachgebieten getragen wird. Prof. Andreas Polze agiert als Sprecher des Forschungskollegs und ist in dieser Rolle auch für die Organisation des FutureSOC-Symposiums verantwortlich. Das FutureSOC-Symposium deckt einen weiten Bereich von Themen ab, darunter Fragen der Dienstbeschreibung, des Auffindens und der Komposition von Dienstan, der Plattform-Konfiguration und der Kapazitätsplanung und des Monitoring. Forschungsarbeiten beschäftigen sich mit Dienst-Middleware, dienstbasierenden Architekturen sowie Fragen der Verwaltung von Diensten. Darauf aufbauend werden Geschäftsmodelle für SOA und deren ökonomische Implikationen studiert.

Das FutureSOC-Symposium wurde unter Beteiligung exzellenter Sprecher aus Industrie und Forschung von unserer Arbeitsgruppe organisiert.

Celebrities in IT: Ethical Principles in Service-Oriented Computing with Richard M. Stallman

April 2017

Open Source Software und die Free Software Foundation wären undenkbar ohne Richard M. Stallman. Er ist eine Ikone im Feld – und – obwohl den Jüngeren nur durch seine Free-Software-Mission bekannt, als Schöpfer des emacs-Editors ein angesehener Programmierer. Der Vortrag von Richard M. Stallman anlässlich des “Symposiums on Future Trends in Service-Oriented Computing” wurde durch unsere Gruppe organisiert und sorgte für immensen Zulauf. Neben HPI-Studierenden fanden im großen Hörsaal die Teilnehmer der drei Berliner Universitäten und der Universität Potsdam kaum Platz.

CAPI / SNAP Workshop with Bruce Wile / Bruno Mesnet

13.-14. Juli 2017

Mit der POWER8 Generation hat IBM erstmals das *Coherent Accelerator Processor Interface* (CAPI) in ihren Prozessoren vorgestellt. CAPI ermöglicht es, Beschleunigerkarten wie z.B. GPUs oder FPGAs in die kohärente Sicht auf den Hauptspeicher der CPU einzubinden, was eine Vielzahl von programmatischen Vereinfachungen sowie neue Anwendungsfälle ermöglicht. Da CAPI sehr hardwarenah angesiedelt ist und Softwareingenieure mit tiefgreifenden Anforderungen zum Thema Hardwaredesign oftmals überfordert, wurde 2017 das CAPI Storage Network and Analytics Processing (SNAP) Framework vorgestellt, welches Softwareingenieuren die Entwicklung von FPGA-basierten Beschleunigerfunktionen auf einem höheren Abstraktionsniveau ermöglicht. Zu den wichtigsten Eigenschaften von CAPI SNAP gehört ein vereinfachter Entwicklungsprozess in der Hochsprache HLS C, sowie die Abstraktion von Hardwarespezifika wie z.B. dem konkreten FPGA-Chip sowie daran angeschlossener Hardware (DRAM, nicht-flüchtiger Speicher oder Netzwerkschnittstellen). Aufgrund der Neuheit des Frameworks sind noch vergleichsweise wenige Ressourcen zum Umgang mit der neuen Technologie zu finden, auf welche Softwareingenieure während der Entwicklung zurückgreifen könnten. Um diese neue Technologie dennoch möglichst schnell in Forschung und Lehre zu integrieren, konnten wir die guten Kontakte des Fachgebiets Betriebssysteme und Middleware zu IBM einsetzen um mit Bruno Mesnet, Thomas Fuchs, sowie Bruce Wile maßgebliche Entwickler von CAPI SNAP für die Durchführung eines Workshops am HPI zur Einführung in das CAPI SNAP Framework zu gewinnen. Von dem Workshop konnten nicht nur Doktoranden und das Masterprojekt profitieren. Auch interessierten Masterstudenten haben wir durch die Teilnahme einen Einblick in die neusten Entwicklungen zum heterogenen Rechnen auf FPGA-Beschleunigern ermöglichen können

Fall/ School on Efficient Architectures for Data Science (EADS2017)

18.-22. September 2017

Ob Staumelder, Wettervorhersage oder vorausschauende Wartung – von Data-Science-Vorhersagen und -Anwendungen kann die Gesellschaft in vielen Lebensbereichen profitieren. Um ihr volles Potenzial zu entfalten, sind Data-Science-Anwendungen aber auch immer stärker auf die effiziente Nutzung von Computerhardware angewiesen. Eine Entwicklung, die die verschiedenen Data-Science-Disziplinen vor neue Herausforderungen stellt – das Verständnis der Entwickler muss über die bloße Nutzung von Bibliotheksschnittstellen von Drittanbietern hinausgehen, um die erforderliche Skalierbarkeit und Effizienz zu erreichen.

Data-Science-Anwendungen können nur dann von einer verbesserten Hardwarebeschleunigung profitieren, wenn Rechen- und Speicherressourcen effizient verwaltet werden. NUMA-Hierarchien und heterogene Rechnerarchitekturen bieten enorme Chancen, stellen aber auch

neue Herausforderungen für Deep Learning und andere maschinelle Lernansätze dar. Die Summer School on Efficient Architectures for Data Science (EADS) brachte Studenten, Forscher und Praktiker aus der Industrie zusammen, um diese Chancen und Herausforderungen zu erkunden. Industriepartner des HPI Future SOC Labs, darunter Dell EMC, Fujitsu und SAP, informierten über Data-Science-Trends. Neben verschiedenen Fachvorträgen lernten die Teilnehmerinnen und Teilnehmer, wie sich im Future SOC Lab ein Projekt programmieretechnisch realisieren lässt. Außerdem gab es einen Programmierwettbewerb bei dem die effizienteste Nutzung der Hardwarearchitektur prämiert wurde.

Fachgruppentreffen FG Betriebssysteme bei der IBM Deutschland, Böblingen

Durch die lebendigen Kontakte von Prof. Andreas Polze zu IBM, konnte das Herbsttreffen 2017 der Fachgruppe „Betriebssysteme“ bei IBM Research Deutschland, Böblingen, stattfinden.

Die Fachgruppe „Betriebssysteme“ versteht sich als Forum zur Förderung des Gedankenaustausches zwischen Forschern, Entwicklern und Anwendern von Betriebssystemen. Als Teil der Gesellschaft für Informatik, ist die Fachgruppe „Betriebssysteme“ mit ihren ca. 400 Mitgliedern damit die wichtigste Fachgesellschaft für Betriebssysteme im deutschsprachigen Raum.

Die räumliche und inhaltliche Nähe zur Industrie bei IBM in Böblingen förderte einen regen Austausch und eine intensive Vernetzung von Wissenschaft und Praxis unter hervorragenden Bedingungen. Im Kontext der neuen Herausforderungen durch die Kombination von strukturierten und unstrukturierten Daten, wurden vor allem Aspekte des Betriebs- und Ressourcenmanagements in zukünftigen Serversystemen vorgestellt und diskutiert. Ebenfalls unter Mitorganisation von Prof. Andreas Polze, wurde eine Führung für alle Teilnehmenden durch das betriebsinterne Museum bei IBM in Böblingen ermöglicht, die sich neben diversen fachlichen Beiträgen als ein Höhepunkt in das Programm einreichte.

Ebenfalls unter Mitorganisation von Prof. Andreas Polze, wurde eine Führung für alle Teilnehmenden durch das betriebsinterne Museum bei IBM in Böblingen ermöglicht, die sich neben den u.g. fachlichen Beiträgen als ein Höhepunkt in das Programm einreichte.

- Von heterogenen und virtualisierten Systemen zu Cognitiven Lösungen
Dr. Wolfgang Maier, IBM Deutschland Research & Development
- SLA-basierte VM-Scheduling-Verfahren für Cloud-Föderationen
Andreas Kohne, TU Dortmund
- Energiemanagement und Energiemessung in modernen Systemen
Till Smejkal, TU Dresden
- Scalable Secure Infrastructure for Cloud Operations (SSICLOPS) - Resource Management in federated OpenStack cloud environments
Felix Eberhardt und Max Plauth, HPI
- Identification and Exercise of Fault Injection Campaigns for Experimental Dependability Assessment of Distributed Systems Exemplified by a Case Study on OpenStack
Lukas Pirl, HPI
- Aktuelle Entwicklungen zu IBM Q - der Quantum-Computer Initiative der IBM
Dr. Albert Frisch, IBM Deutschland Research & Development
- Heterogeneous Computing: Acceleratoren und FPGAs im Umfeld von POWER und CAPI
Robert Schmid und Lukas Wenzel und Marthin Balthasar, HPI

- Rechenzentrumsbetrieb im IBM-Labor Böblingen
Marco Eibach, IBM Deutschland Research & Development
- cHash: Erkennung redundanter Übersetzeraufrufe durch AST Hashing
Christian Dietrich, Leibniz Universität Hannover

HPI Cloud Symposium “Operating the Cloud”

14. November 2017

Unter dem Titel „Operating the Cloud“ führte das Hasso-Plattner-Institut im November 2017 die fünfte Auflage des jährlichen wissenschaftlichen Symposiums zum Thema „Cloud Computing“ durch. Die Veranstaltung diente dem Erfahrungsaustausch zwischen Industrie und Forschung und wurde durch das HPI FutureSOC-Lab und die BITKOM unterstützt. Die Organisation des Symposiums lag wieder maßgeblich in den Händen unserer Arbeitsgruppe.

Das Future SOC Lab, eine Kooperation des HPI mit den Industriepartnern Dell EMC, Fujitsu, Hewlett Packard Enterprise und dem SAP Innovation Center Network, bietet Forschern kostenlosen Zugang zu einer kompletten Infrastruktur aus leistungsfähiger Hard- und Software. Da Cloud Computing eines der Hauptforschungsgebiete des HPI Future SOC Lab ist, veranstaltet das Labor einen wissenschaftlichen Workshop, der sich mit Forschungsarbeiten und Praxisberichte aus den Bereichen Betrieb, Administration und Nutzung von Cloud-Systemen beschäftigt.